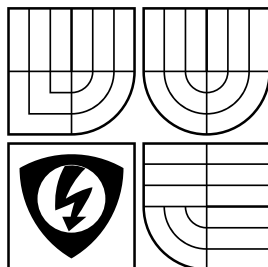


**VYSOKÉ UČENÍ TECHNICKÉ V BRNĚ**  
**Fakulta elektrotechniky a komunikačních technologií**  
**Ústav radioelektroniky**



# **ČÍSLICOVÁ EMULACE ANALOGOVÝCH BLOKŮ OBVODU ASIC**

**diplomová práce**

**Studijní obor:** Elektronika a sdělovací technika  
**Jméno studenta:** Josef POLÁK  
**Vedoucí diplomové práce:** Ing. Rudolf Hájek,  
AMI Semiconductor Czech, s.r.o.  
**Pedagogický vedoucí:** Doc. Ing. Jaromír Kolouch, CSc.